

## CALL FOR PAPERS



# Jornadas Sarteco

## 22-24 Septiembre 2021, Málaga



Estimados amigos y colegas:

En nombre de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), nos complace invitaros a participar en las próximas Jornadas SARTECO, que tendrán lugar en Málaga del 22 al 24 de septiembre de 2021, en el contexto del VI Congreso Español de Informática, CEDI 20/21.

Dada la situación de incertidumbre en la que nos encontramos, el comité organizador del CEDI ha decidido que el congreso tenga un carácter híbrido (presencial y online simultáneamente). En la [web](#) del congreso se describirá con detalle el proceso de inscripción y de presentación de trabajos.

Como en otras ocasiones, las jornadas comprenden dos eventos: las **XXXI Jornadas de Paralelismo** y las **V Jornadas de Computación Empotrada y Reconfigurable**.

## XXXI JORNADAS DE PARALELISMO

## ÁMBITO Y OBJETIVOS

Las Jornadas de Paralelismo constituyen un congreso de carácter científico-técnico de ámbito nacional que se viene celebrando desde 1990 para reunir al máximo número de investigadores, procedentes de diferentes universidades y centros de investigación. Pretendemos intercambiar experiencias, presentar y debatir resultados de investigación, fomentar la coordinación entre grupos, y poner en común sus ideas sobre tendencias relacionadas con el paralelismo, la arquitectura y las redes de computadores en general. Durante la celebración de las Jornadas también se reserva un espacio para conocer las actividades de empresas dedicadas al mundo de la computación paralela y las últimas innovaciones docentes en el área de arquitectura y tecnología de computadores.

## TEMAS DE INTERÉS

- Arquitecturas del procesador, multiprocesadores y chips multinúcleo.
- Arquitecturas del subsistema de memoria y almacenamiento secundario.
- Redes y comunicaciones.
- Tecnologías clúster, plataformas distribuidas, BigData y Deep Learning.
- Arquitecturas heterogéneas y modelos de programación para GPU, FPGA y aceleradores de IA.
- Lenguajes, compiladores y herramientas de programación y ejecución paralela.

- Aplicaciones de la computación de altas prestaciones.
- Evaluación de prestaciones.
- Docencia en arquitectura y tecnología de computadores.

---

#### FECHAS IMPORTANTES

- Envío de trabajos: abierto hasta el 23 de mayo de 2021.
- Notificación de aceptación: 11 de junio de 2021.
- Inscripción: hasta el 30 de junio de 2021.
- Versiones finales de los trabajos: hasta el 30 de junio de 2021.

---

#### INFORMACIÓN PARA AUTORES

- Formato de las contribuciones y envío a través de EasyChair: disponible [aquí](#).
- Los autores de contribuciones aceptadas deberán grabar su presentación (máximo 10 minutos) y ponerla a disposición de la organización antes del 15 de septiembre de 2021.
- El día de la ponencia, tras la difusión del vídeo con la presentación, el ponente deberá responder a las preguntas que se realicen, ya sea presencialmente o mediante videoconferencia.

---

#### COMITÉ DE ORGANIZACIÓN

- M<sup>a</sup> Ángeles González Navarro (UMA)
- Sonia González Navarro (UMA)
- Denisa-Andreea Constantinescu (UMA)
- Andrés Rodríguez Moreno (UMA)
- Julián Ramos Cózar (UMA)
- José María González Linares (UMA)
- Francisco Corbera Peña (UMA)
- Rafael Asenjo Plaza (UMA)

---

#### COMITÉ DE DIRECCIÓN DE LAS JORNADAS SARTECO

- Francisco Quiles Flor (UCLM, Presidente)
- Víctor Viñals Yúfera (UNIZAR, Vicepresidente)
- Gracia Ester Martín Garzón (UAL, Secretaria)
- Francisco Tirado Fernández (UCM, Presidente de Honor)

## V JORNADAS DE COMPUTACIÓN EMPOTRADA Y RECONFIGURABLE

### ÁMBITO Y OBJETIVOS

JCER nace como fusión de dos eventos previos, las Jornadas de Computación Empotrada y las Jornadas de Computación Reconfigurable y Aplicaciones. En esta nueva andadura el evento pretende consolidarse como un punto de encuentro anual de los grupos de investigación españoles e iberoamericanos en el que se exponen y debaten los últimos avances, investigaciones y experiencias académicas en el campo de la computación empotrada y reconfigurable.

Es importante destacar que la temática aquí abordada es considerada a nivel internacional y en concreto a nivel europeo de máxima importancia. Prueba de ello, es la existencia de plataformas tecnológicas como Artemis o ITEA3 y la existencia de numerosísimas asociaciones industriales sobre estos temas, así como el auge del uso de tecnologías y aplicaciones de dispositivos lógicos programables.

### TEMAS DE INTERÉS

- Arquitecturas, diseños de referencia y plataformas.
- Sistemas de tiempo real sobre sistemas empotrados.
- Lenguajes y compiladores/sintetizadores para sistemas empotrados y reconfigurables.
- Optimización Hw/Sw de sistemas empotrados.
- Sistemas tolerantes a fallos.
- Conectividad de Sistemas: NoC, SoC, middleware, etc.
- Arquitecturas heterogéneas empotradas con FPGA, GPU, aceleradores de IA, etc.
- Aplicaciones de los sistemas empotrados y reconfigurables: robótica, ingeniería biomédica, wearables, ingeniería neuromórfica, neuroprótesis, etc.
- Experiencias en docencia o industria con sistemas empotrados y reconfigurables, entornos IoT/WSN, etc.
- Inteligencia artificial en sistemas empotrados y reconfigurables.
- Sistemas ciberfísicos e IoT: "machine learning" y alto rendimiento en computación en la nube/edge/fog.

### FECHAS IMPORTANTES

- Envío de trabajos: abierto hasta el 23 de mayo de 2021.
- Notificación de aceptación: 11 de junio de 2021.
- Inscripción: hasta el 30 de junio de 2021.
- Versiones finales de los trabajos: hasta el 30 de junio de 2021.

### INFORMACIÓN PARA AUTORES

- Formato de las contribuciones y envío a través de EasyChair: disponible [aquí](#).
- Los autores de contribuciones aceptadas deberán grabar su presentación (máximo 10 minutos) y ponerla a disposición de la organización antes del 15 de septiembre de 2021.

- El día de la ponencia, tras la difusión del vídeo con la presentación, el ponente deberá responder a las preguntas que se realicen, ya sea presencialmente o mediante videoconferencia.

---

#### COMITÉ DE ORGANIZACIÓN

- Antonio Martínez-Álvarez (UA)
- Jesús González Peñalver (UGR)
- Sergio Cuenca-Asensi (UA)
- Miguel A. Vega Rodríguez (UEX)
- Miguel Damas Hermoso (UGR)
- Jose Manuel Palomares Muñoz (UCO)
- Joaquín Olivares Bueno (UCO)
- Jesús Barba Romero (UCLM)
- Gustavo Sutter (UAM)
- Ignacio Bravo-Muñoz (UAH)
- José Torres País (UV)
- Jordi Carrabina Bordoll (UAB)
- Juan Suardíaz Muro (UPCT)
- Goiuria Sagardui Mendieta (UMondragon)
- Gabriel Noé Mujica Rojas (UPM)

---

#### COMITÉ DE DIRECCIÓN DE LAS JORNADAS SARTECO

- Francisco Quiles Flor (UCLM, Presidente)
- Víctor Viñals Yúfera (UNIZAR, Vicepresidente)
- Gracia Ester Martín Garzón (UAL, Secretaria)
- Francisco Tirado Fernández (UCM, Presidente de Honor)